

CURRICULUM VITAE

INFORMAZIONI PERSONALI

Nome : **Luca Ramini**

Indirizzo : via Cavour 74/a Poggio Renatico, 44028, Ferrara, (Italia).

Telefono: Mobilephone : **+39-340-5082924**

E-mail : luca.ramini@unife.it

Nazionalità: Italiana

Data di nascita : Ferrara, 6/03/1982

ISTRUZIONE E FORMAZIONE

PASSATA

- **Giugno 2001** : Conseguito il Titolo di Perito Elettrotecnico e Automazione presso **L'Istituto Tecnico Industriale Statale**

Nicolò Copernico di Ferrara, con Valutazione : **95/100**.

- **Aprile 2010** : Conseguita la Laurea in Ingegneria e Tecnologie per le Telecomunicazioni e l'Elettronica (primo livello + specialistico) presso **l'Università degli studi di Ferrara (Facoltà di Ingegneria)**,
con Valutazione : **107/110**.

- **Titolo Assegno di Ricerca** :ha vinto il bando per un anno come assegnista di ricerca sul progetto NaNoC, da luglio 2010 a luglio 2011.

ATTUALE:

Titolo Dottorato in Scienza dell'Ingegneria: Da gennaio 2011 sta svolgendo il dottorato di ricerca in scienza dell'ingegneria. Lavora inoltre con giovane ricercatore con un **contratto co-co-co di tre anni**, nel progetto **FIRB PHOTONICA** supervisionato dal Prof. Davide Bertozzi. La tematica in esame si affida al modeling, design and simulation di Optical Networks-on-Chip.

DOCUMENTI SCIENTIFICI REDATTI E REVISIONATI:

Titolo Tesi Triennale: Test e Messa a punto di una scheda caricabatterie con assorbimento sinusoidale (PFC Automatico). (dicembre 2006).

Titolo Tesi Specialistica: Modellizzazione di microcavità ottiche basate su cristalli fotonici. (aprile 2010).

PUBBLICAZIONI

A. Parini, **L. Ramini**, G. Bellanca, D. Bertozzi, “*Abstract Modelling Swicthing Elements for Optical Network-on-Chip with Technology Platform Awareness*”.

Proceedings of the Fifth ACM Interconnection Network Architecture, On-Chip Multi-Chip Workshop (INA-OCMC), pp. 31-33, Heraklion, Greece, January 2011.

L. Ramini, D. Bertozzi, L P. Carloni “*Engineering a Bandwidht Scalable Optical Layer for a 3D Multi-core Processor with Awareness of Layout Constraints*”.

Proceedings of the Sixth IEEE Symposium on Network-on-Chip, (NOCS'12), Lyngby, (Denmark), May 2012.

Luca è stato revisore di International Technical Conferences/Journals:

- Design Automation and Testing in Europe Conference 2011,2012
- International Symposium on Networks-on-Chip 2011
- ACM TECS, special issue on NoCs, 2011
- Transaction on Computers 2011-2012
- ETRI Journal 2012

ESPERIENZE EXTRAUNIVERSITARIE (INTERNSHIPS)

- **Internship** presso l'azienda **Berco SpA** nella durata di 6 settimane (estate 2000).
- **Internship** presso l'azienda **Riello UPS** nella durata di 2 mesi. (da settembre a novembre 2006). Tale esperienza ha portato alla set-up e test di un dispositivo PFC per gruppi di continuità.
- **Training** presso l'azienda **IMEC (Leuven, Belgio)** nella durata di 1 settimana. (aprile, 2011). Tale esperienza ha portato miglioramenti su competenze a livello fisico di dispositivi e reti ottiche on chip.
- **Internship** presso il dipartimento di Computer Science alla **Columbia University (New-York City)** nella durata di 6 mesi. (da giugno a dicembre 2012). Tale esperienza ha condotto a miglioramenti sullo studio di reti ottiche on chip. Inoltre, ha portato una pubblicazione focalizzata sullo studio e l'ingegnerizzazione di un layer ottico passivo per sistemi avanzati 3D.

WORKSHOPS, CONFERENCES, SEMINARS :

- **Workshop** (INA-OCMC), Heraklion, Grecia, Gennaio 2011.
- **Workshop** on Silicon Photonics, Leuven, Belgio, Aprile 2011.
- **Conference** (NOC'S-2012), Symposium on Network-on-Chip, Lyngby, Danimarca, Maggio 2012.

- Luca ha condotto due **seminari**:

a) Alla Columbia University, intitolato: “**The SystemC Options**”, 26 giugno, 2011.

a) Al dipartimento di Fisica di Ferrara, intitolato: “**Aspetti Tecnologici, Caratteristiche Funzionali di Optical Switches per Optical Network-on-chip**”, 28 gennaio, 2011.

- Luca ha partecipato a circa **15 seminari (su diverse tematiche scientifiche)** da gennaio 2011 ad oggi. La maggior parte di questi negli USA alla Columbia University. (New-York City).

CAPACITA' E COMPETENZE LINGUISTICHE

Madrelingua : **Italiana**

- Capacità di scrittura : Buona

Altre lingue : **Francese**

- Capacità di Lettura : Buona

- Capacità di esposizione : Buona

Altre lingue : **Inglese**

- Capacità di scrittura : Buona

- Capacità di Lettura : Buona

- Capacità di esposizione : Buona

- Luca ha inoltre seguito un corso di inglese alla Columbia University intitolato "Academic and Writing English course", da settembre a ottobre, 2011. Esso è stato condotto dalla Prof. Janet Keyfetz.

CAPACITA' E COMPETENZE RELAZIONALI

Grande flessibilità e spirito di adattamento. Attitudine a lavorare in "Team".

Acquisita nel percorso universitario durante lo svolgimento di esami con Tesine di gruppo ed esperienze di laboratorio di gruppo; Inoltre

approfondita anche nell'azienda **Riello Ups**, mediante un'attività di stage.

Durante questi due anni di ricerca, Luca ha inoltre supervisionato 4 attività di tesi triennali nella tematica : " Modeling and Simulation of Optical networks-on-chip.

Nell'anno accademico 2010-2011, Luca ha effettuato una lezione di esercitazione nel corso di Elettronica Analogica Applicata, tenuto dal Prof. Davide Bertozzi ed inoltre ha supervisionato diverse sedute di esame dello stesso corso accademico.

Luca è leale, ha un elevato senso del dovere, è spontaneo, molto ambizioso, capace di organizzare il proprio lavoro ed il proprio tempo. Infine protettivo con i compagni del gruppo in cui lavora.

CAPACITA' E COMPETENZE SCIENTIFICHE

Buona conoscenza del Pacchetto Office (Word, Excel, Power Point) e sistemi operativi Microsoft.

Buona conoscenza di Software ingegneristici, quali : Labview, Optsim (Optical Fibers in Communications System), 4necx2 (Software for dimensional Antennas), Pspice (Software for Digital Electronic), Meep, (Electromagnetic Simulator) Microwave Office (Software for Telecommunications System), SystemC (Software for Modeling of Digital Electronic Architectures) ,Fortran(F90) Linguaggio C e Matlab. Nel corso della sua attività sperimentale per la svolgimento della Tesi di Laurea Specialistica ha utilizzato il Software Fortran(F90) ed il Software MPB.

Essi hanno consentito la Modellizzazione di un dispositivo ottico realizzato nella Tecnologia avanzata dei Cristalli Fotonici.

Invece durante la Tesi Triennale o di Primo livello (Stage presso l'azienda **Riello Ups, autunno 2006**) Luca ha acquisito competenze pratiche di cablaggio di componenti elettronici sia discreti che integrati e Dissipatori in PCB (Print Circuit Board) e direttamente su Gruppi di Continuità UPS.

Ha inoltre approfondito competenze di utilizzo di Apparecchiature aziendali quali: Analizzatori di Rete, Oscilloscopi e di Telecamere Termiche per la valutazione di Misure Termiche su PFC (Power Factor Controller) di UPS.

Luca Ramini, 19/6/2012