

**FORMATO EUROPEO PER  
IL CURRICULUM VITAE**



**INFORMAZIONI PERSONALI**

Nome **PIERACCI AUGUSTO**

**ESPERIENZA LAVORATIVA**

- Date (da – a) dal Settembre 2007 al Settembre 2010
  - Nome e indirizzo del datore di lavoro Università degli studi di Ferrara  
Facoltà di Ingegneria  
Via Saragat 1  
44122 Ferrara
  - Tipo di azienda o settore Università
  - Tipo di impiego Professore a Contratto
  - Principali mansioni e responsabilità Professore a contratto per il corso "Progettazione dei Sistemi Elettronici" ING-INF/01
  
- Date (da – a) dal Settembre 2003 al Settembre 2007
  - Nome e indirizzo del datore di lavoro Università degli studi di Urbino "Carlo Bo"  
Facoltà di Scienze Matematiche  
Località Crocicchia  
61029 Urbino (PU)
  - Tipo di azienda o settore Università
  - Tipo di impiego Professore a Contratto
  - Principali mansioni e responsabilità Professore a contratto per il corso "Architettura dei sistemi elettronici" ING-INF/01
  
- Date (da – a) dal Settembre 2005 ad oggi
  - Nome e indirizzo del datore di lavoro T3lab  
Via Bassanelli 9/11  
40129 Bologna
  - Tipo di azienda o settore Laboratorio di ricerca
  - Tipo di impiego Tutor
  - Principali mansioni e responsabilità Tutor di ricerca di due gruppi di ricerca per applicazioni industriali.

- Date (da – a) dal 25/09/2010 al 25/12/2010
- Nome e indirizzo del datore di lavoro DEIS – Università degli studi di Bologna  
Viale Risorgimento 2 Bologna
- Tipo di azienda o settore Università
- Tipo di impiego Collaborazione professionale
- Principali mansioni e responsabilità Attività di supporto al progetto UE SMILING

- Date (da – a) dal 01/06/2010 al 01/09/2010
- Nome e indirizzo del datore di lavoro DEIS – Università degli studi di Bologna  
Viale Risorgimento 2 Bologna
- Tipo di azienda o settore Università
- Tipo di impiego Collaborazione professionale
- Principali mansioni e responsabilità Attività di supporto al progetto UE DINAMICS

- Date (da – a) dal 29/09/2009 al 29/12/2009
- Nome e indirizzo del datore di lavoro DEIS – Università degli studi di Bologna  
Viale Risorgimento 2 Bologna
- Tipo di azienda o settore Università
- Tipo di impiego Collaborazione professionale
- Principali mansioni e responsabilità Studio di fattibilità di sistema di alimentazione per attuatori installati su scarpe per fisioterapia all'interno del progetto europeo UE Smiling

- Date (da – a) dal 23/05/2008 al 23/09/2008
- Nome e indirizzo del datore di lavoro DEIS – Università degli studi di Bologna  
Viale Risorgimento 2 Bologna
- Tipo di azienda o settore Università
- Tipo di impiego Collaborazione professionale
- Principali mansioni e responsabilità Implementazione e progettazione di un sistema di misura UV per rilevamento DNA nell'ambito del progetto europeo Dinamics

#### **ISTRUZIONE E FORMAZIONE**

- Date (da – a) dal 01/01/1996 al 31/12/1998
- Nome e tipo di istituto di istruzione o formazione Università degli studi di Bologna
- Principali materie / abilità professionali oggetto dello studio Dottorato di ricerca in Ingegneria Elettronica ed Informatica
- Qualifica conseguita Dottorato di ricerca
- Livello nella classificazione nazionale (se pertinente) -

- Date (da – a) 1994
- Nome e tipo di istituto di istruzione o formazione Università degli studi di Bologna
- Principali materie / abilità professionali oggetto dello studio Abilitazione alla professione di ingegnere
- Qualifica conseguita Abilitazione alla professione di ingegnere
- Livello nella classificazione nazionale (se pertinente) -

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio
  - Qualifica conseguita
- Livello nella classificazione nazionale (se pertinente)

dal 1988 al 1993

Università degli studi di Bologna

facoltà di ingegneria – Corso in elettronica e telecomunicazioni vecchio ordinamento

Dottore in Ingegneria

-

PRIMA LINGUA

**ITALIANO**

ALTRE LINGUE

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

**INGLESE**

BUONO

BUONO

BUONO

CAPACITÀ E COMPETENZE  
RELAZIONALI  
*Vivere e lavorare con altre persone, in ambiente multiculturale, occupando posti in cui la comunicazione è importante e in situazioni in cui è essenziale lavorare in squadra (ad es. cultura e sport), ecc.*

L'ATTIVITÀ DI LIBERO PROFESSIONISTA MI HA PERMESSO DI ACQUISIRE LA CAPACITÀ DI LAVORARE IN GRUPPO DOVENDO GESTIRE E DIRIGERE PROGETTI MOLTO COMPLESSI. ALL'INTERNO DEL T3LAB ( CONSORZIO DI RICERCA FRA UNIVERSITÀ DI BOLOGNA E UNIINDUSTRIA) GESTISCO VARI GRUPPI DI RICERCATORI CHE DEVONO NECESARIAMENTE LAVORARE IN SQUADRA.

CAPACITÀ E COMPETENZE  
ORGANIZZATIVE  
*Ad es. coordinamento e amministrazione di persone, progetti, bilanci; sul posto di lavoro, in attività di volontariato (ad es. cultura e sport), a casa, ecc.*

IL COORDINAMENTO DI GRUPPI DI PERSONE CON LA FINALITÀ DI REALIZZARE UN PROGETTO IN COMUNE FA PARTE DEL LAVORO CHE SVOLTO PRESSO IL T3LAB DI BOLOGNA , VIA BASSANELLI 9/11.

CAPACITÀ E COMPETENZE  
TECNICHE  
*Con computer, attrezzature specifiche, macchinari, ecc.*

RESPONSABILE DELLA PROGETTAZIONE ELETTRONICA ALL'INTERNO DELLO SPIN-OFF MICROIDEA S.R.L.. I PRINCIPALI PROGETTI REALIZZATI RIGUARDANO: LA PROGETTAZIONE DELL'ELETTRONICA DI CONTROLLO PER IL TELECONTROLLO DI UN PALLONE SONDA REALIZZATO DAL CNR, SISTEMI DI ACQUISIZIONE DATI AD ALTA PRECISIONE E SISTEMI A MICROCONTROLLORI (EPSON, ATMEL, PIC) PER APPLICAZIONI LOW POWER. ESPERTO NELL'UTILIZZAZIONE DI STRUMENTAZIONE DA BANCO (IN PARTICOLARE DELLO STRUMENTO HP4156, KEITHLY 236, SORGENTI UV NEWPORT), NELLE MISURE DI TIPO OTTICO NELL' UV, DI DISPOSITIVI EEPROM E DI FOTODIODI IN SILICIO AMORFO. ESPERTO NELL'UTILIZZO DI ORCAD, SOLID EDGE E LABVIEW.

PROGETTISTA DI DISPOSITIVI DI POTENZA INTEGRATI ATTRAVERSO CAD DEDICATI PRESSO LA ST MICROELECTRONICS DI AGRATE BRIANZA (MI) .

ESPERIENZA NELLA REALIZZAZIONE DI SISTEMI EMBEDDED A MICROCONTROLLORI, SIA PER LA REALIZZAZIONE DELL'HARDWARE CHE PER LA REALIZZAZIONE DEL FIRWARE DI GESTIONE.

## Pubblicazioni Scientifiche

“Hot-carrier-induced alterations of MOSFET capacitances: a quantitative monitor for electrical degradation”

Esseni, D.; Pieracci, A.; Quadrelli, M.; Ricco, B.;  
Electron Devices, IEEE Transactions on  
Volume 45, Issue 11, Nov. 1998 Page(s):2319 - 2328

“A new characterization method for hot-carrier degradation in DMOS transistors”

Pieracci, A.; Ricco, B.;  
Electron Devices, IEEE Transactions on  
Volume 45, Issue 8, Aug. 1998 Page(s):1855 - 1858

“Experimental study of hot-carrier effects in LDMOS transistors”

Versari, R.; Pieracci, A.;  
Electron Devices, IEEE Transactions on  
Volume 46, Issue 6, June 1999 Page(s):1228 - 1233

“Tunneling bursts for negligible SILC degradation”

Ricco, B.; Pieracci, A.;  
Electron Devices, IEEE Transactions on  
Volume 46, Issue 7, July 1999 Page(s):1497 - 1500

“Fast tunneling programming of nonvolatile memories”

Versari, R.; Pieracci, A.; Morigi, D.; Ricco, B.;  
Electron Devices, IEEE Transactions on  
Volume 47, Issue 6, June 2000 Page(s):1297 - 1299

“Fast programming/erasing of thin-oxide EEPROMs”

Versari, R.; Pieracci, A.; Ricco, B.;  
Electron Devices, IEEE Transactions on  
Volume 48, Issue 4, April 2001 Page(s):817 - 819

“A Wireless Body Area Sensor Network for Posture Detection”

Farella, E.; Pieracci, A.; Benini, L.; Acquaviva, A.;  
Computers and Communications, 2006. ISCC '06. Proceedings. 11th IEEE Symposium  
on  
26-29 June 2006 Page(s):454 - 459

“Design and implementation of WiMoCA node for a body area wireless sensor network”

Farella, E.; Pieracci, A.; Acquaviva, A.;  
Systems Communications, 2005. Proceedings  
14-17 Aug. 2005 Page(s):342 - 347

“Fowler Nordheim induced light emission from MOS diodes”

Bellutti, P.; Dalla Betta, G.-F.; Zorzi, N.; Versari, R.; Pieracci, A.; Ricco, B.; Manfredi,  
M.; Soncini, G.;  
Microelectronic Test Structures, 2000. ICMTS 2000. Proceedings of the 2000  
International Conference on  
2000 Page(s):223 - 226

“Light emission from MOS tunnel diodes”

Versari, R.; Pieracci, A.; Manfredi, M.; Soncini, G.; Bellutti, P.; Ricci, B.;  
Electron Devices Meeting, 1999. IEDM Technical Digest. International  
5-8 Dec. 1999 Page(s):745 - 748

“Hot-carrier reliability in submicrometer LDMOS transistors”  
Versari, R.; Pieracci, A.; Manzini, S.; Contiero, C.; Ricco, B.;  
Electron Devices Meeting, 1997. Technical Digest., International  
7-10 Dec. 1997 Page(s):371 - 374

“Extraction of channel doping profile in DMOS transistors”  
Pieracci, A.; Lanzoni, M.; Galbiati, P.; Manzini, S.; Contiero, C.; Ricco, B.;  
Electron Devices Meeting, 1996., International  
8-11 Dec. 1996 Page(s):485 – 488

“Introducing tangerine: a tangible interactive natural environment.”  
Baraldi, S., Del Bimbo, A., Landucci, L., Torpei, N., Cafini, O., Farella, E., Pieracci,  
A., and Benini, L.  
Proceedings of the 15th international Conference on Multimedia (Augsburg, Germany,  
September 25 - 29, 2007). MULTIMEDIA '07. ACM, New York, NY, 831-834.

“Interfacing human and computer with wireless body area sensor networks: the  
WiMoCA solution.”  
Farella, E., Pieracci, A., Benini, L., Rocchi, L., and Acquaviva, A.  
Multimedia Tools Appl. 38, 3 (Jul. 2008), 337-363.

“Evolving tuis with smart objects for multi-context interaction.”  
Baraldi, S., Benini, L., Cafini, O., Del Bimbo, A., Farella, E., Gelmini, G., Landucci,  
L., Pieracci, A., and Torpei,  
CHI '08 Extended Abstracts on Human Factors in Computing Systems (Florence, Italy,  
April 05 - 10, 2008). CHI '08. ACM, New York, NY, 2955-2960.

Data

Bologna 28/04/2011

Firma

Augusto Pieracci